

CV - Alberto Tesi

Alberto Tesi è nato a Lamporecchio il 5.5.1957 e risiede a Impruneta (FI). Ha conseguito la laurea in Ingegneria Elettronica presso l'Università degli studi di Firenze nel 1984 e il titolo di Dottore di Ricerca in Ingegneria dei Sistemi presso l'Università degli studi di Bologna nel 1989. E' professore ordinario presso l'Università degli studi di Firenze, dove dal 1990 afferisce al Dipartimento di Ingegneria dell'Informazione e tiene insegnamenti nell'area dei sistemi di controllo. E' stato Presidente del Corso di Laurea in Ingegneria Elettronica (2001-2006), Preside della Facoltà di Ingegneria (2006-2009) e Rettore dell'Università degli studi di Firenze (2009-2015). E' stato segretario generale della CRUI, membro del Research Policy Working Group (RPWG) della EUA (European University Association) e membro del Consiglio di amministrazione del Consortium GARR. Attualmente è componente della Struttura di progetto scientifica della Fondazione Human Technopole.

E' stato editore associato delle riviste IEEE Transactions on Circuits and Systems (1994-1995), IEEE Transactions on Automatic Control (1995-1998), Systems and Control Letters (1995-2010). E' stato membro del comitato editoriale per la Conference on Decision and Control (1994-1999), la American Control Conference (1995-2000). E' stato membro del Policy Committee of the International Federation of Automatic Control (IFAC) al 2008 al 2011.

Gli interessi di ricerca riguardano prevalentemente la caratterizzazione di fenomeni oscillatori nei sistemi dinamici non lineari e il progetto di controllori a retroazione per sistemi incerti. Tale attività di ricerca si è concretizzata in circa 180 pubblicazioni scientifiche.