

DICHIARAZIONI SOSTITUTIVE DI CERTIFICAZIONI

(art. 46 D.P.R. n. 445/2000)

DICHIARAZIONI SOSTITUTIVE DELL'ATTO DI NOTORIETÀ

(art. 47 D.P.R. n. 445/2000)

Il sottoscritto COGNOME Mischi NOME Lorenzo
 NATO A PROV. IL
 ATTUALMENTE RESIDENTE A PROV.
 INDIRIZZO NUM. C.A.P.
 TELEFONO

Visto il D.P.R. 28 dicembre 2000, n. 445 concernente "T.U. delle disposizioni legislative e regolamentari in materia di documentazione amministrativa" e successive modifiche ed integrazioni;

Vista la Legge 12 novembre 2011, n. 183 ed in particolare l'art. 15 concernente le nuove disposizioni in materia di certificati e dichiarazioni sostitutive (*);

Consapevole che, ai sensi dell'art. 76 del DPR 445/2000, le dichiarazioni mendaci, la falsità negli atti e l'uso di atti falsi sono punite ai sensi del Codice penale e delle leggi speciali vigenti in materia, dichiara sotto la propria responsabilità:

**che quanto dichiarato nel seguente curriculum vitae et studiorum
 comprensivo delle informazioni sulla produzione scientifica
 corrisponde a verità**

Curriculum vitae et studiorum

- *Laurea magistrale in Ingegneria Elettronica, voto 110/110 con una tesi dal titolo "Progetto di un sistema per flussimetria mediante ultrasuoni basato su FPGA". Il lavoro di tesi ha riguardato la progettazione dello schema elettrico e lo sbroglio del PCB per un sistema da utilizzare in ambito industriale per la misura della velocità dei fluidi, nonché la programmazione delle interfacce di comunicazione a bordo dell'FPGA, costituente il fulcro di tutto il sistema. Sul PCB erano inoltre presenti interfacce di comunicazione ad alta velocità (USB3, Ethernet), front-end analogico, memoria RAM DDR3 e circuito ad alta tensione per l'eccitazione dei trasduttori ultrasuoni.*

data 03/07/2019

rilasciato da Università degli studi di Firenze, Scuola di ingegneria

17/09/2019

- *Laurea triennale in Ingegneria Elettronica, voto 109/110, con una tesi dal titolo "Programmazione di una FPGA per un sistema elettronico di caratterizzazione del cemento". Il lavoro di tesi ha riguardato la programmazione di una parte del firmware di una FPGA da utilizzare a bordo di un sistema ad ultrasuoni per la caratterizzazione del cemento. Il lavoro si è concentrato sia sulle interfacce di comunicazione, programmate in VHDL, sia su di un sistema di localizzazione automatica dell'eco ultrasonoro ricevuto, realizzato programmando in C++ un microprocessore appositamente progettato ed istanziato all'interno dell'FPGA stessa.*

data 14/12/2016

rilasciato da Università degli studi di Firenze, Scuola di ingegneria

- *Diploma di maturità, con voto 100/100, presentando una tesi riguardante la programmazione di un microprocessore per la realizzazione di un'interfaccia MIDI capace di modificare i dati inviati su canale, variando lo strumento il cui suono viene riprodotto dall'impianto audio.*

data 28/06/2012

rilasciato da I.T.I.S. A. Meucci, Firenze

- *Progettista hardware con un contratto a progetto presso la Appcademy, Firenze (FI). Progettazione e realizzazione di una serie di prototipi di un sistema di controllo su PCB per luci a LED RGBW, dimmerabili attraverso un'app per smartphone connessa al sistema tramite bluetooth.*

periodo di attività dal 13/03/2017 al 18/03/2017

- *Stage curriculare svolto presso la ditta Quanta S.R.L. (Firenze, FI), durante il quale ho ricoperto mansioni da perito tecnico elettronico, quali montaggio e test di schede elettroniche, stesura relazioni tecniche.*

periodo di attività dal 06/06/2011 al 23/06/2011

FIRMA

() ai sensi dell'art. 15, comma 1 della Legge 12/11/2011, n. 183 le certificazioni rilasciate dalla P.A. in ordine a stati, qualità personali e fatti sono valide e utilizzabili solo nei rapporti tra privati; nei rapporti con gli Organi della Pubblica Amministrazione e i gestori di pubblici servizi, i certificati sono sempre sostituiti dalle dichiarazioni sostitutive di certificazione o dall'atto di notorietà di cui agli artt. 46 e 47 del DPR 445/2000*

17/09/2019